



ประกาศคณะวิศวกรรมศาสตร์ มหาวิทยาลัยสงขลานครินทร์
เรื่อง ประกาศผู้ชนะการเสนอราคา ประกวดราคาซื้อชุดปฏิบัติการออกแบบระบบควบคุมเวลาจริงขั้นสูง
สำหรับอิเล็กทรอนิกส์กำลังบนฐานของ FPGA สำหรับระบบโครงข่ายไฟฟ้าอัจฉริยะ จำนวน ๑ ชุด ด้วยวิธี
ประกวดราคาอิเล็กทรอนิกส์ (e-bidding)

ตามประกาศ คณะวิศวกรรมศาสตร์ มหาวิทยาลัยสงขลานครินทร์ เรื่อง ประกวดราคาซื้อชุด
ปฏิบัติการออกแบบระบบควบคุมเวลาจริงขั้นสูงสำหรับอิเล็กทรอนิกส์กำลังบนฐานของ FPGA สำหรับระบบ
โครงข่ายไฟฟ้าอัจฉริยะ จำนวน ๑ ชุด ด้วยวิธีประกวดราคาอิเล็กทรอนิกส์ (e-bidding) และเอกสาร
ประกวดราคาด้วยวิธีประกวดราคาอิเล็กทรอนิกส์ (e-Bidding) เลขที่ ๑๗/๒๕๖๔ ลงวันที่ ๘ ตุลาคม ๒๕๖๔
นั้น

ชุดปฏิบัติการออกแบบระบบควบคุมเวลาจริงขั้นสูงสำหรับอิเล็กทรอนิกส์กำลังบนฐานของ
FPGA สำหรับระบบโครงข่ายไฟฟ้าอัจฉริยะ จำนวน ๑ ชุด ผู้เสนอราคาที่ชนะการเสนอราคา ได้แก่ บริษัท พีที
เอส คอมบิเนชั่น จำกัด ซึ่งเป็นผู้เสนอราคาต่ำสุด เสนอราคาเป็นเงินทั้งสิ้น ๓,๑๙๕,๐๒๐.๐๐ บาท (สามล้าน
หนึ่งแสนเก้าหมื่นห้าพันยี่สิบบาทถ้วน) รวมภาษีมูลค่าเพิ่มและภาษีอื่น ค่าขนส่ง ค่าจดทะเบียน และค่าใช้จ่าย
อื่น ๆ ทั้งปวง ซึ่งต่ำกว่าเงินงบประมาณ ๔,๙๘๐.๐๐ บาท คิดเป็นอัตราร้อยละ ๐.๑๖

ประกาศ ณ วันที่ ๓๐ ตุลาคม พ.ศ. ๒๕๖๔

(ผู้ช่วยศาสตราจารย์ ดร. นิคม สุวรรณวร)

คณบดีคณะวิศวกรรมศาสตร์